YeaCreate-RK3566 核心板

--规格书 V1.0

主 板 型 号：	YeaCreate-RK3566-CORE V1.0
板 卡 名 称：	YeaCreate-RK3566 核心板
安 全 级 别：	公　开

编　　制：	Troy Wong
审　　核：	Simon
批　　准：	

发布日期：2026 年 06 月 05 号

目录

1.前言

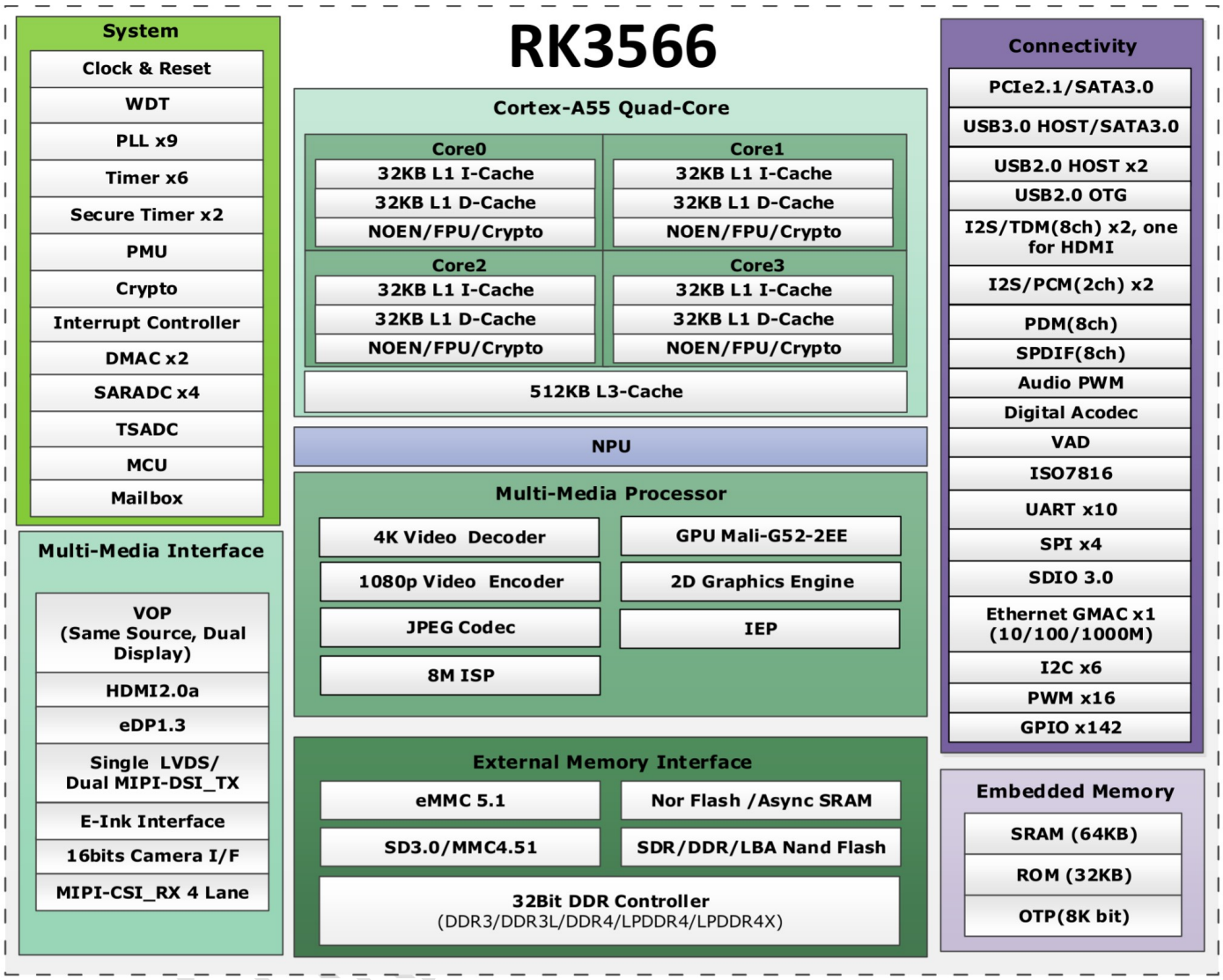
恩创致力于智能家居解决方案,为人们打造更智慧、便捷的生活。作为嵌入式应用技术革新者,恩创不断推动着家居互联、智能互联解决方案创新。

2.功能特点

1. Core-RK3566 核心板集成 CPU,LPDDR4,EMMC,PMIC 等功能。
2. 具备 2 路显示控制器，支持 MIPI,LVDS,HDMI,EDP 显示接口，最大可支持双屏同显/双屏异显，HDMI 最高支持 4K 显示输出。
3. 丰富外设高速接口，USB3.0,PCIe2.1,SDIO3.0,SPI,I2C 等用于连接外围设备。
4. 内置 NPU，算力高达 0.8TOPS，支持瑞芯微 RKNN 工具，以及主流 TensorFlow,Caffe 等框架模型，满足轻量级边缘计算。
5. 支持嵌入式 Linux/Ubuntu/Debian/Android 操作系统应用程序开发。
6. 使用核心板+外围板的设计，核心板作为最小系统，而外围板接口板。仅需要 2-4 层的外围板即可实现快速开发验证。
7. 核心板支持不同容量的 DRAM/EMMC 快速定制。
8. 核心板已适配了超过 10 种不同类型的 WiFi 模组。
9. 已预留屏蔽罩接口，便于在严苛的环境中使用。
10. 高性能，低功耗，扩展性强，集成度高，DDR4 金手指封装，安装方便，经过不同行业客户大量嵌入产品中使用，稳定可靠。

2.1.产品主芯片框图

Core-RK3566 标准核心板 CPU 型号为 RK3566，主芯片框图如图所示：

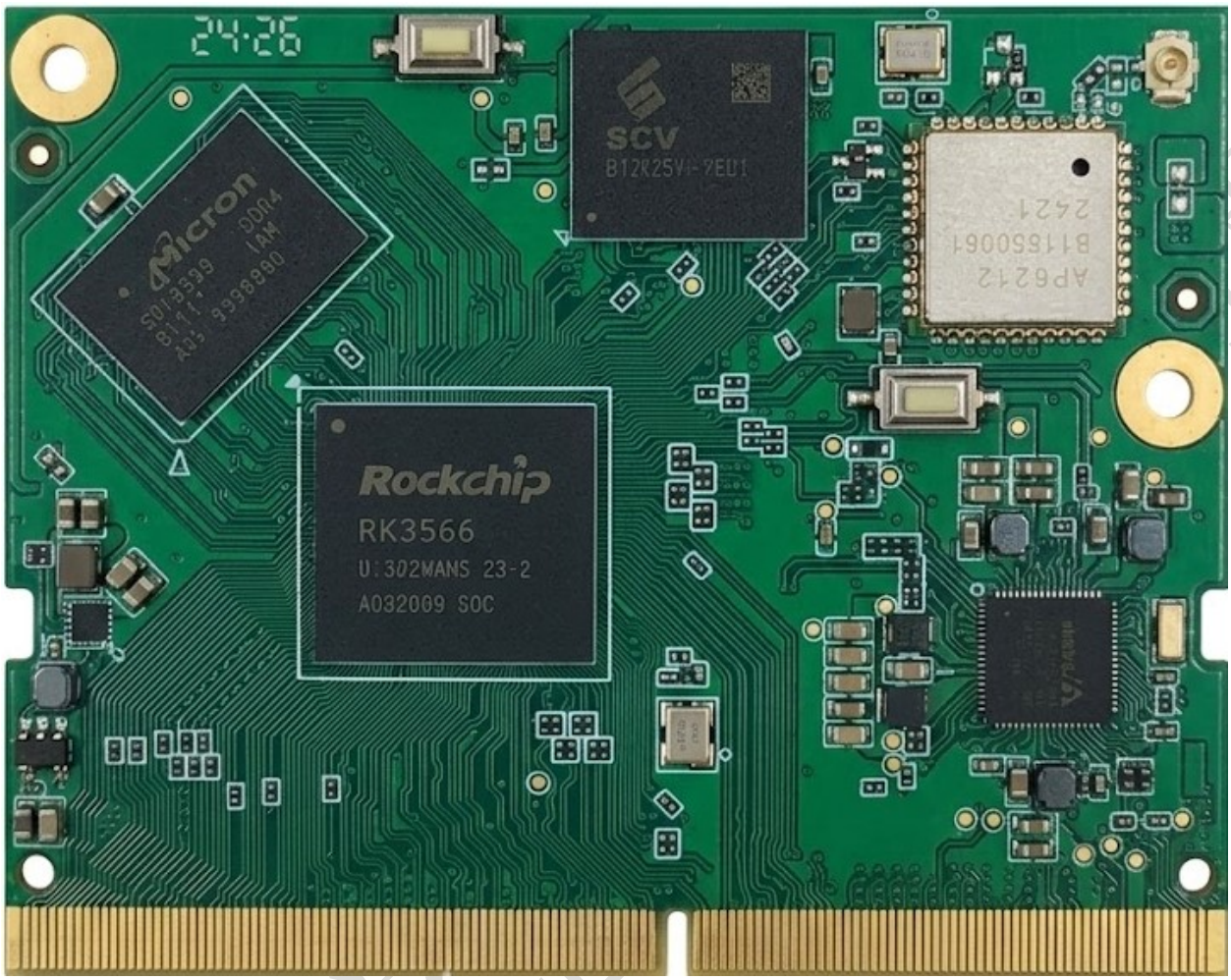


2.2.应用场景

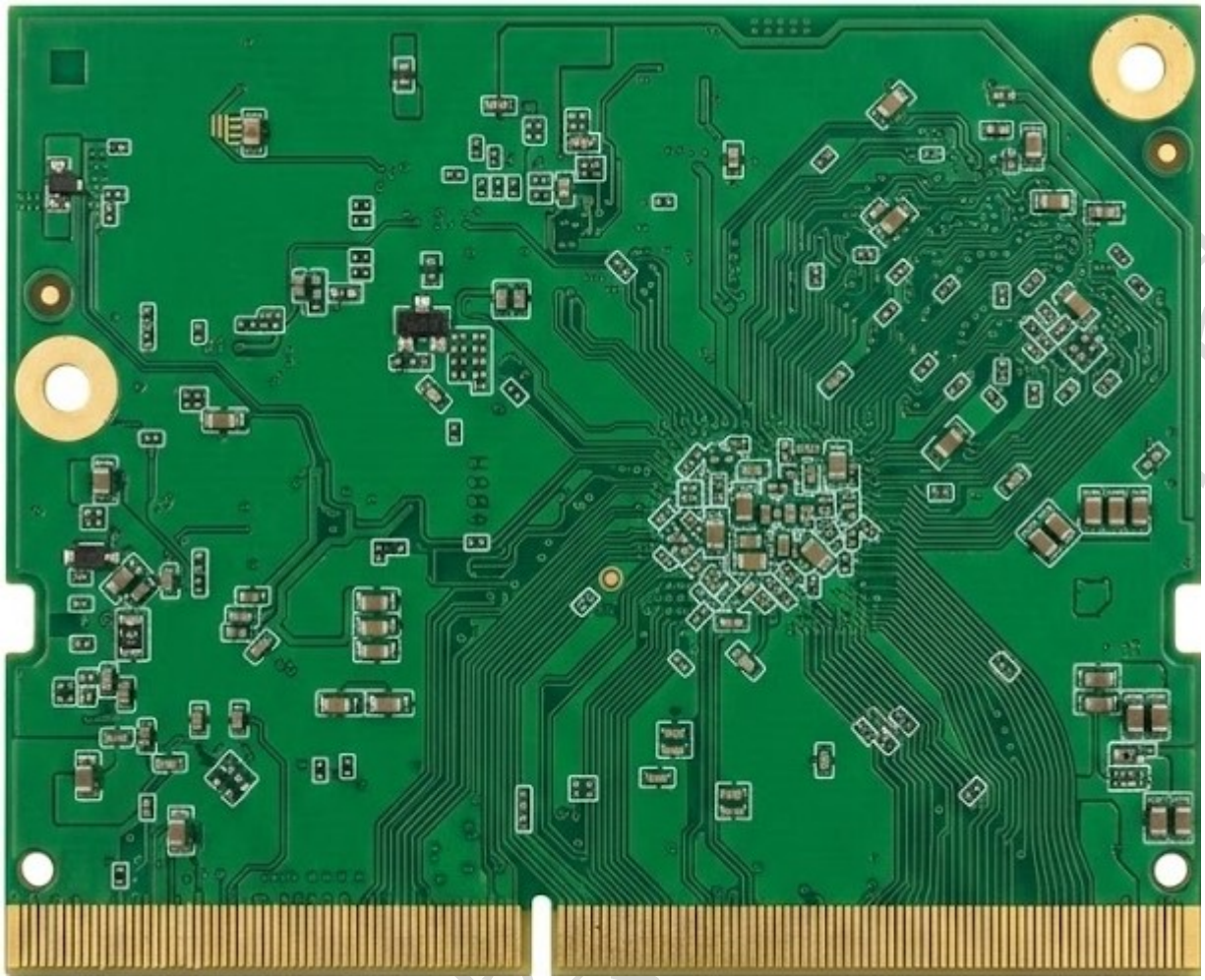

智能相框
RK3566
用于高级医疗诊断
RK3566
机器视觉处理
RK3566
驱动智能多媒体
RK3566
用于高级医疗诊断
RK3566
机器视觉处理
多媒体 & 显示
高速扩展
标准 I/O 接口
系统基础组件

3.外观与尺寸

3. 1. 外观正面图如下：



3.2.外观背面图如下:



3.3.尺寸:

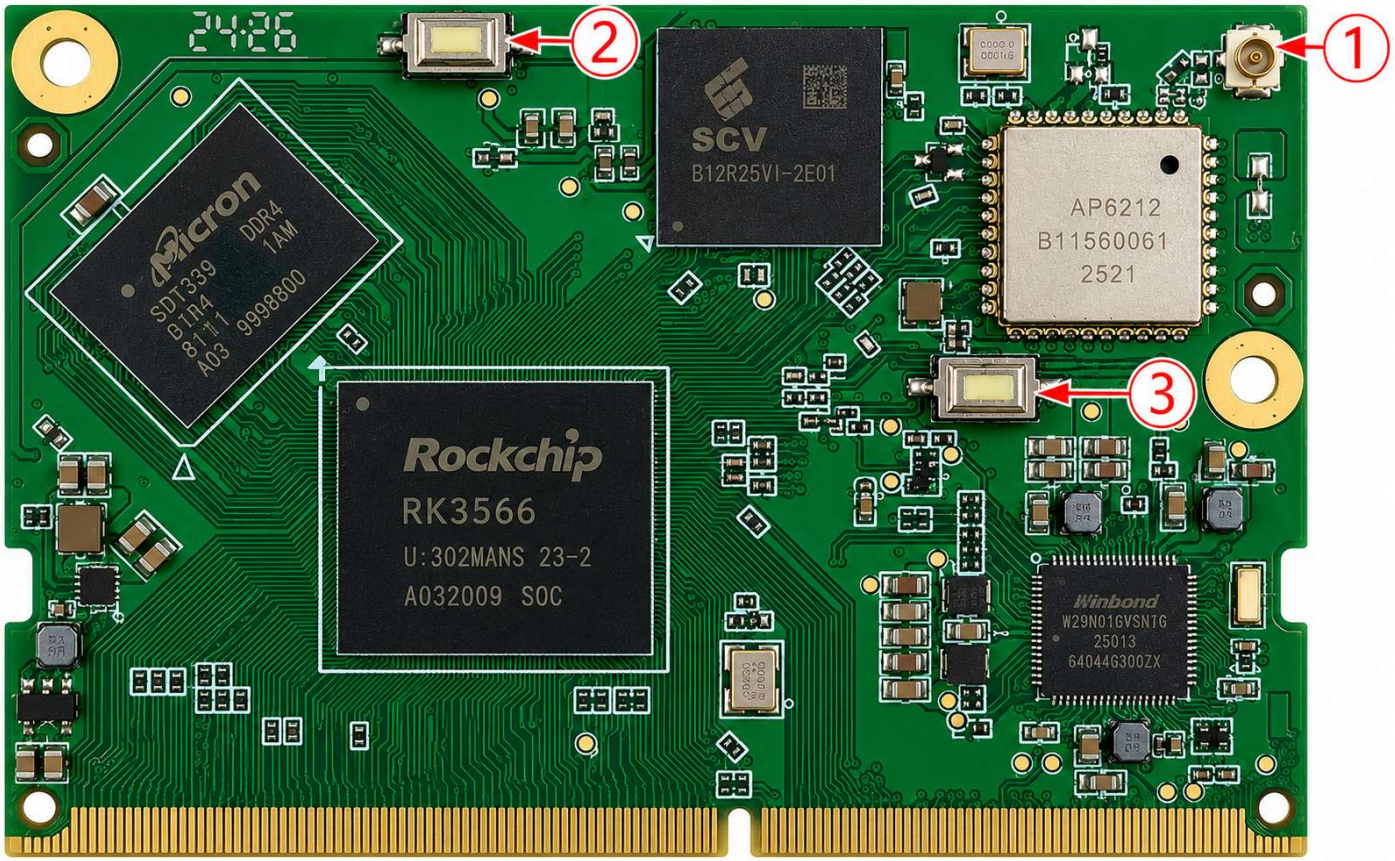
宽	55mm
长	69.5mm
公差	±0.5mm

4. 参数规格:

4.1. 基本参数,如下表所示:

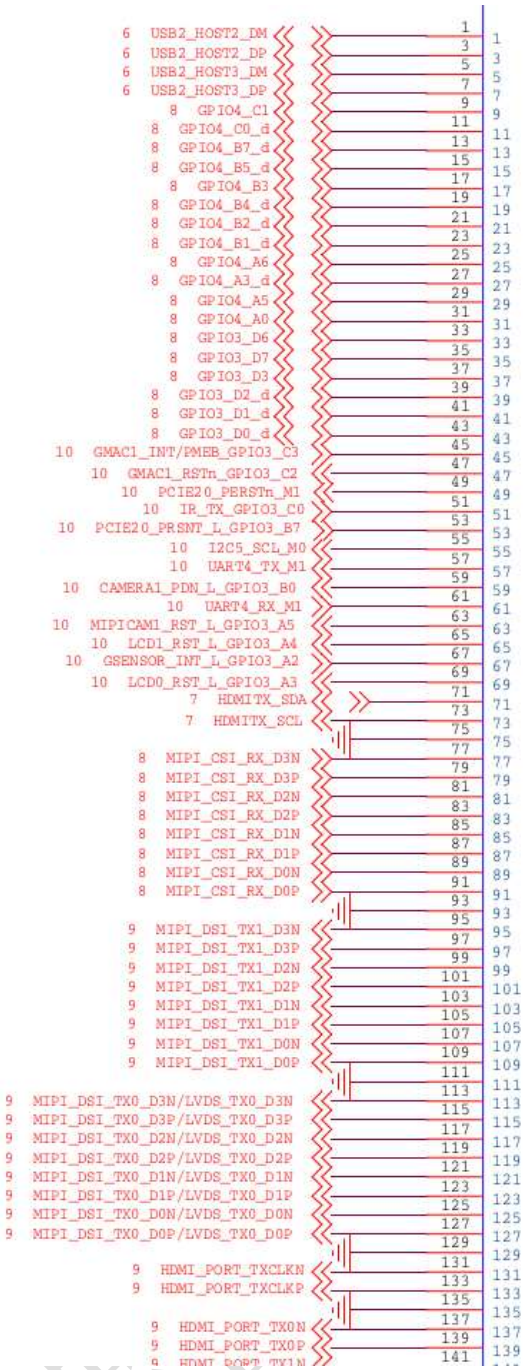
SoC	RockChip RK3566
CPU	四核 64 位 Cortex-A55 处理器，主频最高 1.8GHz
GPU	Mali-G52 1-Core-2EE 支持 OpenGL ES 1.1/2.0/3.2，OpenCL 2.0，Vulkan 1.1 内嵌高性能 2D 加速硬件
NPU	神经网络加速引擎，处理性能高达 1 个 TOPS 支持 INT8/INT16/FP16/BFP16 MAC 混合操作 支持深度学习框架 TensorFlow，TF-lite，Pytorch，Caffe，ONNX，MXNet，Keras，Darknet 等模型
内存	LPDDR4/LPDDR4x，默认 2GB
存储	EMMC 默认 32GB
以太网	集成 1 路 GMAC 以太网控制器，支持千兆以太网（1000 Mbps）
多媒体	支持 4K 60fps H.264/H.265/VP9 视频解码 支持 1080P 100fps H.264/H.265 视频编码 支持 8M ISP
显示接口	单显，支持 eDp/HDMI2.0/MIPI/LVDS/EBC
音频接口	1 × HDMI 音频输出 1 × HPR/L，双声道耳机输出 1 × SPK 1 × MIC 输入 1 × VAD
USB	1 × USB2.0 OTG 1 × USB3.0 HOST 2 × USB2.0 HOST
PCIe/SATA	1 × PCIe 2.0 2 × SATA 3.0
扩展接口	10 × UART 4 × SPI 5 × I2C 3 × I2S 3 × SDIO 16 × PWM 4 × ADC 1 × FSPI 116 × GPIO

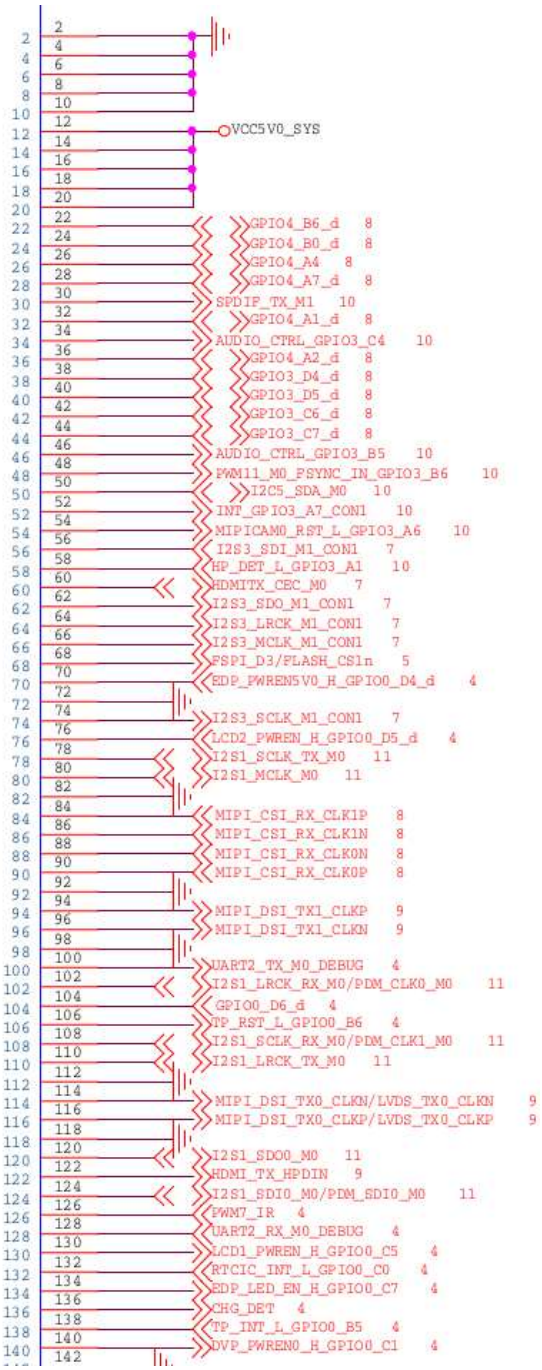
4.2.核心板功能：



序号	描述
1	IPEX 1代 座子
2	RK3566 BOOT 按钮
3	RK3566 重启按钮

5. 引脚定义说明


6 USB2_HOST2_DM
6 USB2_HOST2_DP
6 USB2_HOST3_DM
6 USB2_HOST3_DP
8 GPIO4_C1
8 GPIO4_C0_d
8 GPIO4_B7_d
8 GPIO4_B5_d
8 GPIO4_B3
8 GPIO4_B4_d
8 GPIO4_B2_d
8 GPIO4_B1_d
8 GPIO4_A6
8 GPIO4_A3_d
8 GPIO4_A5
8 GPIO4_A0
8 GPIO3_D6
8 GPIO3_D7
8 GPIO3_D3
8 GPIO3_D2_d
8 GPIO3_D1_d
8 GPIO3_D0_d
10 GMAC1_INT/PMEB_GPIO3_C3
10 GMAC1_RSTn_GPIO3_C2
10 PCIE20_PERSTn_M1
10 IR_TX_GPIO3_C0
10 PCIE20_PRSNT_L_GPIO3_B7
10 I2C5_SCL_M0
10 UART4_TX_M1
10 CAMERA1_PDN_L_GPIO3_B0
10 UART4_RX_M1
10 MIPICAM1_RST_L_GPIO3_A5
10 LCD1_RST_L_GPIO3_A4
10 GSENSOR_INT_L_GPIO3_A2
10 LCD0_RST_L_GPIO3_A3
7 HDMITX_SDA
7 HDMITX_SCL
8 MIPI_CSI_RX_D3N
8 MIPI_CSI_RX_D3P
8 MIPI_CSI_RX_D2N
8 MIPI_CSI_RX_D2P
8 MIPI_CSI_RX_D1N
8 MIPI_CSI_RX_D1P
8 MIPI_CSI_RX_D0N
8 MIPI_CSI_RX_D0P
9 MIPI_DSI_TX1_D3N
9 MIPI_DSI_TX1_D3P
9 MIPI_DSI_TX1_D2N
9 MIPI_DSI_TX1_D2P
9 MIPI_DSI_TX1_D1N
9 MIPI_DSI_TX1_D1P
9 MIPI_DSI_TX1_D0N
9 MIPI_DSI_TX1_D0P
9 MIPI_DSI_TX0_D3N/LVDS_TX0_D3N
9 MIPI_DSI_TX0_D3P/LVDS_TX0_D3P
9 MIPI_DSI_TX0_D2N/LVDS_TX0_D2N
9 MIPI_DSI_TX0_D2P/LVDS_TX0_D2P
9 MIPI_DSI_TX0_D1N/LVDS_TX0_D1N
9 MIPI_DSI_TX0_D1P/LVDS_TX0_D1P
9 MIPI_DSI_TX0_D0N/LVDS_TX0_D0N
9 MIPI_DSI_TX0_D0P/LVDS_TX0_D0P
9 HDMI_PORT_TXCLKN
9 HDMI_PORT_TXCLKP
9 HDMI_PORT_TX0N
9 HDMI_PORT_TX0P


VCC5V0_SYS
GPIO4_B6_d 8
GPIO4_B0_d 8
GPIO4_A4 8
GPIO4_A7_d 8
SPDIF_TX_M1 10
GPIO4_A1_d 8
AUDIO_CTRL_GPIO3_C4 10
GPIO4_A2_d 8
GPIO3_D4_d 8
GPIO3_D5_d 8
GPIO3_C6_d 8
GPIO3_C7_d 8
AUDIO_CTRL_GPIO3_B5 10
PWM11_M0_PSYNC_IN_GPIO3_B6 10
I2C5_SDA_M0 10
INT_GPIO3_A7_CON1 10
MIPICAM0_RST_L_GPIO3_A6 10
I2S3_SDI_M1_CON1 7
HP_DET_L_GPIO3_A1 10
HDMITX_CEC_M0 7
I2S3_SDO_M1_CON1 7
I2S3_LRCK_M1_CON1 7
I2S3_MCLK_M1_CON1 7
FSPI_D3/FLASH_CS1n 5
EDP_PWREN5V0_H_GPIO0_D4_d 4
I2S3_SCLK_M1_CON1 7
LCD2_PWREN_H_GPIO0_D5_d 4
I2S1_SCLK_TX_M0 11
I2S1_MCLK_M0 11
MIPI_CSI_RX_CLK1P 8
MIPI_CSI_RX_CLK1N 8
MIPI_CSI_RX_CLK0N 8
MIPI_CSI_RX_CLK0P 8
MIPI_DSI_TX1_CLKP 9
MIPI_DSI_TX1_CLKN 9
UART2_TX_M0_DEBUG 4
I2S1_LRCK_RX_M0/PDM_CLK0_M0 11
GPIO0_D6_d 4
TP_RST_L_GPIO0_B6 4
I2S1_SCLK_RX_M0/PDM_CLK1_M0 11
I2S1_LRCK_TX_M0 11
MIPI_DSI_TX0_CLKN/LVDS_TX0_CLKN 9
MIPI_DSI_TX0_CLKP/LVDS_TX0_CLKP 9
I2S1_SDO0_M0 11
HDMI_TX_HPDIN 9
I2S1_SDI0_M0/PDM_SDI0_M0 11
PWM7_IR 4
UART2_RX_M0_DEBUG 4
LCD1_PWREN_H_GPIO0_C5 4
RTCIC_INT_L_GPIO0_C0 4
EDP_LED_EN_H_GPIO0_C7 4
CHG_DET 4
TP_INT_L_GPIO0_B5 4
DVP_PWREN0_H_GPIO0_C1 4

5.1. 核心板接口（奇数）管脚定义(引脚复用功能请参考芯片数据手册)

管 脚 号	连接器标号	引脚描述
1	USB2_HOST2_DM	USB2_HOST2_DM
3	USB2_HOST2_DP	USB2_HOST2_DP
5	USB2_HOST3_DM	USB2_HOST3_DM
7	USB2_HOST2_DP	USB2_HOST2_DP
9	GPIO4_C1_d	GPIO4_C1_d
11	GPIO4_C0_d	GPIO4_C0_d
13	GPIO4_B7_d	GPIO4_B7_d
15	GPIO4_B5_d	GPIO4_B5_d
17	GPIO4_B3	GPIO4_B3_d
19	GPIO4_B4_d	GPIO4_B4_d
21	GPIO4_B2_d	GPIO4_B2_d
23	GPIO4_B1_d	GPIO4_B1_d
25	GPIO4_A6	GPIO4_A6_d
27	GPIO4_A3_d	GPIO4_A3_d
29	GPIO4_A5	GPIO4_A5_d
31	GPIO4_A0	GPIO4_A0_d

33	GPIO3_D6	GPIO3_D6_d
35	GPIO3_D7	GPIO3_D7_d
37	GPIO3_D3	GPIO3_D3_d
39	GPIO3_D2_d	GPIO3_D2_d
41	GPIO3_D1_d	GPIO3_D1_d
43	GPIO3_D0_d	GPIO3_D0_d
45	GMAC1_INT/PMEB_GPIO3_C3	GPIO3_C3_d
47	GMAC1_RSTn_GPIO3_C2	GPIO3_C2_d
49	PCIE20_PERSTn_M1	GPIO3_C1_d
51	IR_TX_GPIO3_C0	GPIO3_C0_d
53	PCIE20_PRSNT_L_GPIO3_B7	GPIO3_B7_d
55	I2C5_SCL_M0	I2C5 时钟信号
57	UART4_TX_M1	UART4 传输信号
59	CAMERA1_PDN_L_GPIO3_B0	GPIO3_B0_d
61	UART4_RX_M1	UART4 接收信号
63	MIPICAM1_RST_L_GPIO3_A5	GPIO3_A5_d
65	LCD1_RST_L_GPIO3_A4	GPIO3_A4_d
67	GSENSOR_INT_L_GPIO3_A2	GPIO3_A2_d
69	LCD0_RST_L_GPIO3_A3	GPIO3_A3_d
71	HDMITX_SDA	
73	HDMITX_SCL	
75	GND	GND
77	MIPI_CSI_RX_D3N	MIPI_CSI_RX_D3N
79	MIPI_CSI_RX_D3P	MIPI_CSI_RX_D3P
81	MIPI_CSI_RX_D2N	MIPI_CSI_RX_D2N
83	MIPI_CSI_RX_D2P	MIPI_CSI_RX_D2P
85	MIPI_CSI_RX_D1N	MIPI_CSI_RX_D1N
87	MIPI_CSI_RX_D1P	MIPI_CSI_RX_D1P
89	MIPI_CSI_RX_D0N	MIPI_CSI_RX_D0N
91	MIPI_CSI_RX_D0P	MIPI_CSI_RX_D0P
93	GND	GND
95	MIPI_DSI_TX1_D3N	MIPI_DSI_TX1_D3N
97	MIPI_DSI_TX1_D3P	MIPI_DSI_TX1_D3P
99	MIPI_DSI_TX1_D2N	MIPI_DSI_TX1_D2N
101	MIPI_DSI_TX1_D2P	MIPI_DSI_TX1_D2P
103	MIPI_DSI_TX1_D1N	MIPI_DSI_TX1_D1N
105	MIPI_DSI_TX1_D1P	MIPI_DSI_TX1_D1P
107	MIPI_DSI_TX1_D0N	MIPI_DSI_TX1_D0N
109	MIPI_DSI_TX1_D0P	MIPI_DSI_TX1_D0P
111	GND	GND
113	MIPI_DSI_TX0_D3N/LVDS_TX0_D3N	发送数据 D3-
115	MIPI_DSI_TX0_D3P/LVDS_TX0_D3P	发送数据 D3+
117	MIPI_DSI_TX0_D2N/LVDS_TX0_D2N	发送数据 D2-
119	MIPI_DSI_TX0_D2P/LVDS_TX0_D2P	发送数据 D2+

121	MIPI_DSI_TX0_D1N/LVDS_TX0_D1N	发送数据 D1-
123	MIPI_DSI_TX0_D1P/LVDS_TX0_D1P	发送数据 D1+
125	MIPI_DSI_TX0_D0N/LVDS_TX0_D0N	发送数据 D0-
127	MIPI_DSI_TX0_D0P/LVDS_TX0_D0P	发送数据 D0+
129	GND	GND
131	HDMI_PORT_TXCLKN	HDMI_TXCLK-
133	HDMI_PORT_TXCLKP	HDMI_TXCLK+
135	GND	GND
137	HDMI_PORT_TX0N	HDMI_TX0-
139	HDMI_PORT_TX0P	HDMI_TX0+
141	HDMI_PORT_TX1N	HDMI_TX1-
143	HDMI_PORT_TX1P	HDMI_TX1+
145	HDMI_PORT_TX2N	HDMI_TX2-
147	HDMI_PORT_TX2P	HDMI_TX2+
149	GND	GND
151	PCIE20_RXP	PCIE20_RX+
153	PCIE20_RXN	PCIE20_RX-
155	PCIE20_TXN	PCIE20_TX-
157	PCIE20_TXP	PCIE20_TX+
159	GND	GND
161	USB3_HOST1_SSTXP	USB3_HOST1_SSTX+
163	USB3_HOST1_SSTXN	USB3_HOST1_SSTX-
165	USB3_HOST1_SSRXP	USB3_HOST1_SSRX+
167	USB3_HOST1_SSRXN	USB3_HOST1_SSRX-
169	USB_OTG0_VBUSDET	USB_OTG0_VBUS 检测
171	GND	GND
173	EDP_TX_AUXP	EDP_TX_AUX+
175	EDP_TX_AUXN	EDP_TX_AUX-
177	GND	GND
179	EDP_TX_D0P	EDP_TX_D0+
181	EDP_TX_D0N	EDP_TX_D0-
183	EDP_TX_D1P	EDP_TX_D1+
185	EDP_TX_D1N	EDP_TX_D1-
187	EDP_TX_D3N	EDP_TX_D3-
189	EDP_TX_D3P	EDP_TX_D3+
191	EDP_TX_D2P	EDP_TX_D2+
193	EDP_TX_D2N	EDP_TX_D2-
195	GND	GND
197	I2S1_SDO3_M0/I2S1_SDI1_M0/PDM_SDI1_M0	GPIO1_B2_d
199	eMMC_RSTn/FSPI_D2/FLASH_WPn	GPIO1_C7_d
201	I2S1_SDO1_M0/I2S1_SDI3_M0/PDM_SDI3_M0	GPIO1_B0_d
203	I2C3_SCL_M0	I2C3 时钟信号
205	GND	GND
207	SDMMC0_CLK/TEST_CLKOUT/UART5_TX_M0	SDMMC0 时钟信号

209	I2C3_SDA_M0	I2C3 数据信号
211	FSPI_CLK/FLASH_ALE	GPIO1_D0_d
213	I2C1_SDA_TP	I2C1 数据信号
215	LCD0_BL_PWM4	GPIO0_C3_d
217	SDMMC0_DET_L	SDMMC0_DET_L
219	FSPI_D0/FLASH_RDY	GPIO1_D1
221	VCC_3V3	VCC_3V3
223	VCC_3V3	VCC_3V3
225	GND	GND
227	VCC3V3_RTC	VCC3V3_RTC
229	VCC_1V8	VCC_1V8
231	VCC_1V8	VCC_1V8
233	GND	GND
235	GND	GND
237	I2S1_SDO2_M0/I2S1_SDI2_M0/PDM_SDI2_M0	GPIO1_B1_d
239	USB_OTG_PWREN_H_GPIO0_A5	GPIO0_A5_d
241	PMIC_EXT_EN	PMIC_EXT_EN
243	VCC3V3_SD	VCC3V3_SD
245	VCC3V3_SD	VCC3V3_SD
247	MIC1_INP	MIC 差分信号+
249	MIC1_INN	MIC 差分信号-
251	HPL_OUT	HP 左声道输出
253	EDP_BL_PWM5	GPIO0_C4_d
255	HPR_OUT	HP 右声道输出
257	VBAT_SNSP	VBAT_SNSP
259	VBAT_SNSN	VBAT_SNSN

5.2.核心板接口（偶数）管脚定义(引脚复用功能请参考芯片数据手册)

管 脚 号	连接器标号	引脚描述
2	GND	GND
4	GND	GND
6	GND	GND
8	GND	GND
10	GND	GND
12	VCC5V0_SYS	VCC5V0_SYS
14	VCC5V0_SYS	VCC5V0_SYS
16	VCC5V0_SYS	VCC5V0_SYS
18	VCC5V0_SYS	VCC5V0_SYS
20	GVCC5V0_SYS	VCC5V0_SYS
22	GPIO4_B6_d	GPIO4_B6_d
24	GPIO4_B0_d	GPIO4_B0_d

26	GPIO4_A4	GPIO4_A4_d
28	GPIO4_A7_d	GPIO4_A7_d
30	SPDIF_TX_M1	SPDIF_TX_M1
32	GPIO4_A1_d	GPIO4_A1_d
34	AUDIO_CTRL_GPIO3_C4	GPIO3_C4_d
36	GPIO4_A2_d	GPIO4_A2_d
38	GPIO3_D4_d	GPIO3_D4_d
40	GPIO3_D5_d	GPIO3_D5_d
42	GPIO3_C6_d	GPIO3_C6_d
44	GPIO3_C7_d	GPIO3_C7_d
46	AUDIO_CTRL_GPIO3_B5	AUDIO_CTRL_GPIO3_B5
48	PWM11_M0_FSYNC_IN_GPIO3_B6	GPIO3_B6_d
50	I2C5_SDA_M0	I2C1 数据信号
52	INT_GPIO3_A7_CON1	GPIO3_A7_d
54	MIPICAM0_RST_L_GPIO3_A6	GPIO3_A6_d
56	I2S3_SDI_M1_CON1	GPIO4_C6_d
58	HP_DET_L_GPIO3_A1	GPIO3_A1_d
60	HDMITX_CEC_M0	HDMITX_CEC 信号
62	I2S3_SDO_M1_CON1	GPIO4_C5_d
64	I2S3_LRCK_M1_CON1	GPIO4_C4_d
66	I2S3_MCLK_M1_CON1	GPIO4_C2_d
68	FSPI_D3/FLASH_CS1n	GPIO1_D4
70	EDP_PWREN5V0_H_GPIO0_D4_d	GPIO0_D4_d
72	GND	GND
74	I2S3_SCLK_M1_CON1	GPIO4_C3_d
76	LCD2_PWREN_H_GPIO0_D5_d	GPIO0_D5_d
78	I2S1_SCLK_TX_M0	GPIO1_A3_d
80	I2S1_MCLK_M0	GPIO1_A2_d
82	GND	GND
84	MIPI_CSI_RX_CLK1P	CSI 时钟输入 1+
86	MIPI_CSI_RX_CLK1N	CSI 时钟输入 1-
88	MIPI_CSI_RX_CLK0N	CSI 时钟输入 0-
90	MIPI_CSI_RX_CLK0P	CSI 时钟输入 0+
92	GND	GND
94	MIPI_DSI_TX1_CLKP	发送时钟 CLK+
96	MIPI_DSI_TX1_CLKN	发送时钟 CLK-
98	GND	GND
100	UART2_TX_M0_DEBUG	UART2 发送信号
102	I2S1_LRCK_RX_M0/PDM_CLK0_M0	GPIO1_A6_d
104	GPIO0_D6_d	GPIO0_D6_d
106	TP_RST_L_GPIO0_B6	GPIO0_B6
108	I2S1_SCLK_RX_M0/PDM_CLK1_M0	GPIO1_A4_d
110	I2S1_LRCK_TX_M0	GPIO1_A5_d
112	GND	GND

114	MIPI_DSI_TX0_CLKN/LVDS_TX0_CLKN	发送时钟 CLK-
116	MIPI_DSI_TX0_CLKP/LVDS_TX0_CLKP	发送时钟 CLK+
118	GND	GND
120	I2S1_SDO0_M0	GPIO1_A7_d
122	HDMI_TX_HPDIN	HDMI 热插拔检测
124	I2S1_SDI0_M0/PDM_SDI0_M0	GPIO1_B3_d
126	PWM7_IR	GPIO0_C6_d
128	UART2_RX_M0_DEBUG	UART2 接收信号
130	LCD1_PWREN_H_GPIO0_C5	GPIO0_C5_d
132	RTCIC_INT_L_GPIO0_C0	GPIO0_C0_d
134	EDP_LED_EN_H_GPIO0_C7	GPIO0_C7_d
136	CHG_DET	GPIO0_B0
138	TP_INT_L_GPIO0_B5	GPIO0_B5
140	DVP_PWREN0_H_GPIO0_C1	GPIO0_C1_d
142	GND	GND
144	INT#_SENSOR	GPIO0_B7_d
146	REFCLK_OUT_CAM	GPIO0_A0_d
148	GND	GND
150	PCIE20_REFCLKP	PCIE20_REFCLK+
152	PCIE20_REFCLKN	PCIE20_REFCLK-
154	GND	GND
156	USB3_HOST1_DP	USB3_HOST1+
158	USB3_HOST1_DM	USB3_HOST1-
160	GND	GND
162	USB_OTG0_DM	USB_OTG0-
164	USB_OTG0_DP	USB_OTG0+
166	SDMMC0_D1/UART2_RX_M1/UART6_RX_M1/PWM9_M1	SDMMC0 数据 1
168	SDMMC0_D3/ARM_JTAG_TMS	SDMMC0 数据 3
170	SDMMC0_CMD/PWM10_M1/UART5_RX_M0	SDMMC0 命令信号
172	SDMMC0_D0/UART2_TX_M1/UART6_TX_M1/PWM8_M1	SDMMC0 数据 0
174	B_RK809_32KOUT_WIFI	RK809_32K 时钟输 出
176	SDMMC0_D2/ARM_JTAG_TCK	SDMMC0 数据 2
178	VCC_BAT	VCC_BAT
180	B_SOC_PCM_OUT	B_SOC_PCM_OUT
182	B_SOC_PCM_IN	B_SOC_PCM_IN
184	SARADC_VIN3	SARADC_VIN3
186	SARADC_VIN0_KEY/RECOVERY	RECOVERY 固件升级
188	B_SOC_PCM_CLK	B_SOC_PCM_CLK
190	SARADC_VIN2_LCD_ID	SARADC_VIN2_LCD_ID
192	I2S1_SDO0_M0_RK809	I2S1_SDO0_M0_RK809
194	I2S1_SDI0_M0/PDM_SDI0_M0_RK809	I2S1_SDI0_M0/PDM_SDI0_M0_RK809
196	SARADC_VIN1_EVB_HW_ID	SARADC_VIN1_EVB_HW_ID
198	USB_OTG0_ID	USB_OTG0_ID 信号
200	PDM_CLK0_M0_RK809	PDM_CLK0_M0_RK809

202	B_SOC_PCM_SYNC	GPIO2_C3_d
204	I2S1_LRCK_TX_M0_RK809	I2S1_LRCK_TX_M0_RK809
206	I2S1_SCLK_TX_M0_RK809	I2S1_SCLK_TX_M0_RK809
208	I2S1_MCLK_M0_RK809	I2S1_MCLK_M0_RK809
210	I2C1_SCL_TP	I2C 时钟信号
212	RESETn	复位键
214	EDP_HDPIN_GPIO0_C2	GPIO0_C2_d
216	FSPI_D1/FLASH_RDn	GPIO1_D2
218	FSPI_CS0n/FLASH_CS0n	GPIO1_D3
220	VCC_3V3	VCC_3V3
222	VCC_3V3	VCC_3V3
224	GND	GND
226	RK809_PWRON	开关机键
228	VCC_1V8	VCC_1V8
230	VCC_1V8	VCC_1V8
232	GND	GND
234	VCCIO_ACODEC	VCCIO_ACODEC
236	GND	GND
238	PCIE_PWREN_H_GPIO0_A6	GPIO0_A6_d
240	VCCIO_SD	VCCIO_SD
242	SPKP_OUT	SPK 差分信号+
244	SPKN_OUT	SPK 差分信号-
246	GND	GND
248	GND	GND
250	HP_SNS	HP_SNS
252	VCC3V3_PMU	VCC3V3_PMU
254	VCC3V3_PMU	VCC3V3_PMU
256	VCC5V0_SYS	VCC5V0_SYS
258	VCC5V0_SYS	VCC5V0_SYS
260	VCC5V0_SYS	VCC5V0_SYS